

Yönetim Bilişim Sistemleri Bölümü / Yönetim Bilişim Sistemleri Bölümü / Yönetim Bilişim Sistemleri						
Ders Kodu	Ders Adı	Teorik	Uygulama	Laboratuvar	Yerel Kredi	AKTS
YBS3253	Sistem Analizi ve Tasarımı	3,00	0,00	0,00	3,00	4,00
Ders Detayı						
Dersin Dili	: Türkçe					
Dersin Seviyesi	: Lisans					
Dersin Tipi	: Seçmeli					
Ön Koşullar	: Yok					
Dersin Amacı	: Bu ders, bilişim sistemlerinin analiz ve tasarım süreçlerini sistematik bir şekilde öğretmeyi amaçlamaktadır. Öğrencilerin, kullanıcı gereksinimlerini belirleyebilecek, süreç modellemeleri yapabilecek ve sistem tasarım dökümanları oluşturabilecek düzeye ulaşmaları hedeflenmektedir.					
Dersin İçeriği	: Sistem analizi ve sistem geliştirme yaşam döngüsü (SDLC) Gereksinim toplama teknikleri (görüşme, anket, gözlem) Fonksiyonel / fonksiyonel olmayan gereksinimler Kullanıcı senaryoları ve aktör analizi Use Case (Kullanım Durumu) diyagramları UML araçları: Class, Activity, Sequence diyagramları Süreç modelleme: Akış diyagramları ve BPMN kullanımı Veri modelleme: ER diyagramı ve normalizasyon Sistem tasarımı: Arayüz, veri yapısı, rapor tasarımı Fizibilite analizi ve proje planlama Prototipleme ve mockup geliştirme Dökümantasyon ve test senaryoları hazırlama					
Dersin Kitabı / Malzemesi / Önerilen Kaynaklar	: Shelly, G. B., & Rosenblatt, H. J. (2012). Systems Analysis and Design. Cengage Learning. Kendall, K. E., & Kendall, J. E. (2019). Systems Analysis and Design (10th ed.). Pearson.					
Planlanan Öğrenme Etkinlikleri ve Öğretme Yöntemleri	: Senaryo tabanlı analiz çalışmaları UML diyagram uygulamaları (Lucidchart / StarUML) Vaka analizi ile problem çözme Grup bazlı sistem geliştirme proje sunumları Prototip tasarımı ve sistem dökümantasyonu					
Dersi Veren Öğretim Elemanları	: Dr. Öğr. Üyesi Fahrettin Burak Demir					
En Son Güncelleme Tarihi	: 29.08.2025 18:05:03					
Dosya İndirilme Tarihi	: 17.11.2025					

Ders Öğrenme Çıktıları
Bu dersi tamamladığında öğrenci :
1 Sistem geliştirme yaşam döngüsünü tanımlar ve uygular.
2 Kullanıcı gereksinimlerini toplar ve analiz eder.
3 UML ile sistem modellemesi yapar.
4 Veri modelleme ve arayüz tasarımı gerçekleştirir.
5 Sistem geliştirme projeleri için prototip ve dökümantasyon üretir.

Ön / Yan Koşullar							
Ders Kodu	Ders Adı	Koşul	Teorik	Uygulama	Laboratuvar	Yerel Kredi	AKTS

Haftalık Konular ve Hazırlıklar						
	Teorik	Uygulama	Laboratuvar	Hazırlık Bilgileri	Öğretim Metodları	Dersin Öğrenme Çıktıları
1.Hafta	*Bilgi sistemi kavramı ve sistem geliştirme yaşam döngüsü (SDLC)					
2.Hafta	*Gereksinim analizi ve kullanıcı ihtiyaçlarının belirlenmesi					
3.Hafta	*Görüşme, gözlem ve anket yöntemleri					
4.Hafta	*Fonksiyonel ve fonksiyonel olmayan gereksinimler					
5.Hafta	*Use Case diyagramları ve kullanıcı senaryoları					
6.Hafta	*UML ile modelleme: Class ve Sequence diyagramları					
7.Hafta	*Süreç modelleme: BPMN, akış şemaları					
8.Hafta	*Ara Sınav Haftası					
9.Hafta	*ER diyagramları ile veri modelleme					
10.Hafta	*Normalizasyon ve veri yapıları					
11.Hafta	*Arayüz tasarımı ve sistem prototipleme					
12.Hafta	*Dökümantasyon ve test planı hazırlama					
13.Hafta	*Grup projelerinin sunumu					
14.Hafta	*Grup projelerinin sunumu					

Değerlendirme Sistemi %
1 Vize : 40,000

6 Final : 60,000

AKTS İş Yüğü			
Aktiviteler	Sayı	Süresi(Saat)	Toplam İş Yüğü
Ara Sınav Hazırlık	7	3,00	21,00
Final Sınavı Hazırlık	7	3,00	21,00
Derse Katılım	14	3,00	42,00
Teorik Ders Anlatım	14	3,00	42,00
Toplam : 126,00			
Toplam İş Yüğü / 30 (Saat) : 4			
AKTS : 4,00			

Program Öğrenme Çıktısı İlişkisi														
	P.Ç. 1	P.Ç. 2	P.Ç. 3	P.Ç. 4	P.Ç. 5	P.Ç. 6	P.Ç. 7	P.Ç. 8	P.Ç. 9	P.Ç. 10	P.Ç. 11	P.Ç. 12	P.Ç. 13	P.Ç. 14
Ö.Ç. 1	3	3	2	2	0	2	3	2	2	1	3	2	2	2
Ö.Ç. 2	3	3	2	2	0	2	3	2	2	1	3	2	2	2
Ö.Ç. 3	3	3	2	2	0	2	3	2	2	1	3	2	2	2
Ö.Ç. 4	3	3	2	2	0	2	3	2	2	1	3	2	2	2
Ö.Ç. 5	3	3	2	2	0	2	3	2	2	1	3	2	2	2
Ortalama	3,00	3,00	2,00	2,00	0	2,00	3,00	2,00	2,00	1,00	3,00	2,00	2,00	2,00

Ders/Program Çıktıları İlişkisi													
P.Ç. 1	P.Ç. 2	P.Ç. 3	P.Ç. 4	P.Ç. 5	P.Ç. 6	P.Ç. 7	P.Ç. 8	P.Ç. 9	P.Ç. 10	P.Ç. 11	P.Ç. 12	P.Ç. 13	P.Ç. 14
3	3	2	2	0	2	3	2	2	1	3	2	2	2